

概述

XR2130B 是锂离子/聚合物电池保护的高集成度解决方案。XR2130B 包含内部功率 MOSFET, 高精度电压检测电路和延迟电路。XR2130B 具有保护电池应用所需的全部功能, 包括过充电、过放电、过电流、温度保护和负载短路电路保护等。过充检测电压的高精度确保充电安全性以及充电高效性。低待机电流在储存时从电池中消耗很少的电流。XR2130B 不仅针对数字手机, 也适用于任何其他的锂离子和锂聚电池供电的信息设备。XR2130B 对外部器件的需求极少, 并且可以适用 SOT23-5 封装。

应用范围

- 单节锂电电池包
- 单节锂硅电池包
- 物联网传感器、电子玩具
- 移动电源

特性

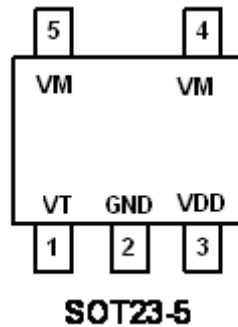
- 充电器反接保护
- 电池反接保护
- 内置高精度电压检测电路
- 外围电路简单
- 芯片过温保护
- 充电器检测
- 过充电电流保护
- 三段过流检测:
 1. 放电过流 1
 2. 放电过流 2
 3. 短路保护
- 内部产生延迟时间,
- 只需一个外部电容
- 内部集成等效 55 mΩ 的功率 MOSFET
- 低功耗电流:
 - 正常工作: 1.5 μA
 - 休眠模式: 1 μA
- 向 0V 电池充电功能
- 温度范围: -40°C~85°C
- 适用封装: SOT23-5

目录

概述	- 1 -
应用范围	- 1 -
特性	- 1 -
引脚定义和描述	- 3 -
1. 引脚定义:	- 3 -
2. 引脚描述:	- 3 -
典型应用电路	- 4 -
内部框架图	- 4 -
极限参数	- 5 -
工作特性参数	- 5 -
功能描述	- 6 -
1. 正常工作状态	- 6 -
2. 过充电状态	- 6 -
3. 过放电压状态	- 7 -
4. 过放电流状态	- 7 -
5. 异常充电状态	- 8 -
6. 负载短路状态	- 8 -
7. 延迟电路	- 8 -
8. 0V 电池充电功能	- 8 -
时序图	- 10 -
● 过充电检测、过放电检测	- 10 -
● 放电过流检测	- 10 -
● 充电器检测	- 11 -
● 异常充电检测	- 11 -
封装说明	- 12 -

引脚定义和描述

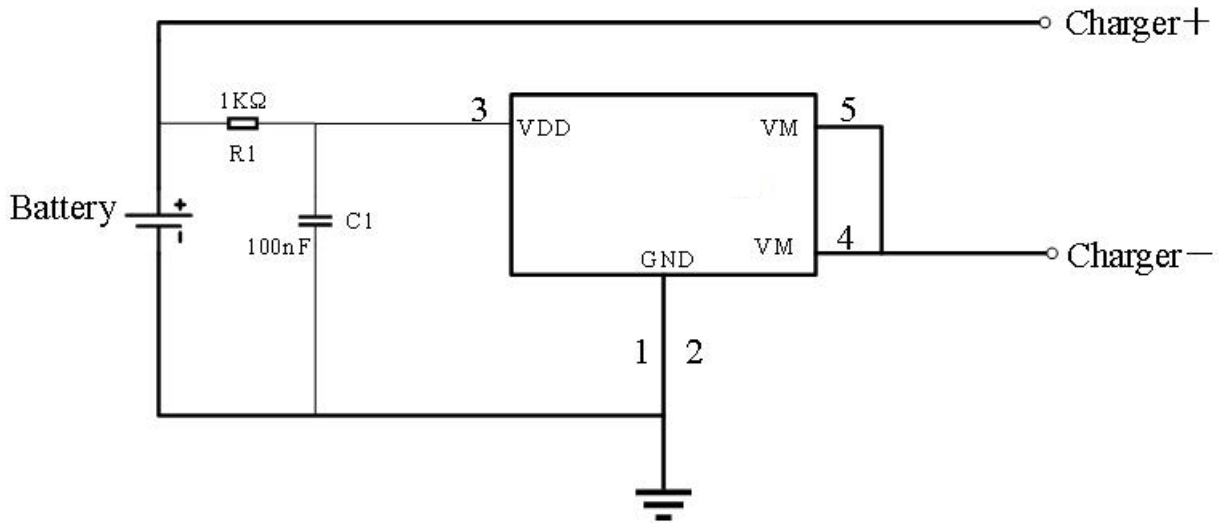
1. 引脚定义:



2. 引脚描述:

引脚号	引脚名称	描述
1	VT	信号脚, 悬空
2	GND	接地端, 电池负极
3	VDD	供电电压端
4	VM	充电器负端电压输入端
5	VM	充电器负端电压输入端

典型应用电路

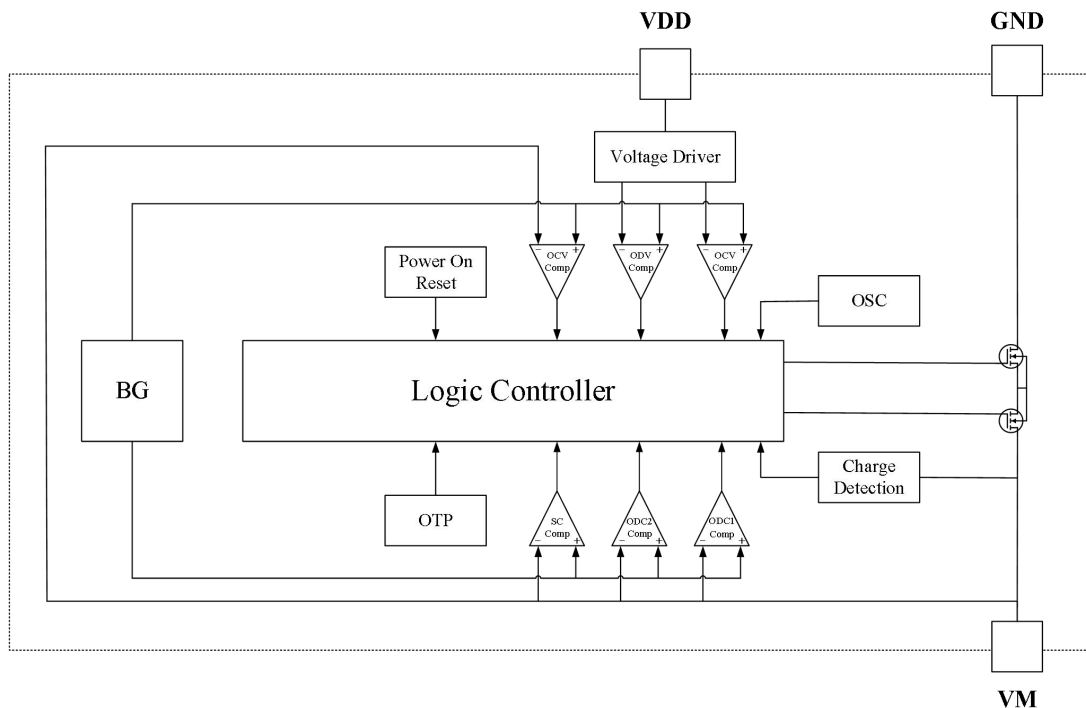


如图所示，粗线为高密度电流路径，必须尽可能短。对于大功率芯片，确保这些线宽度足够。C1 和 R1 是去耦电容器和电阻器，应尽可能靠近 XR2130B。

注意事项

- 注意输入/输出电压和负载电流的工作条件，使 XR2130B 的功率损耗不超过封装的功耗。
- 不要对 XR2130B 施加超过内置 ESD 电路性能额定值的静电放电。

内部框架图



极限参数

描述	符号	范围	单位
电源输入引脚电压范围	V_{DD}	-0.3 ~ 6	V
VM 输入引脚电压	V_{OM}	-6 ~ 10	V
工作温度范围	T_{OP}	-40~+85	°C
储存温度范围	T_{ST}	-55~+150	°C
结温工作范围	T_J	-40~+150	°C
容许功耗	内部限制		
焊接耐温 (10s)	-	260	°C
封装热阻 (与环境连接)	θ_{JA}	180	°C/W
封装热阻 (与外壳连接)	θ_{JC}	130	°C/W
接线板热电阻	$R_{\theta JB}$	45	°C/W
结顶特征参数	Ψ_{JT}	35	°C/W
连接板特性参数	Ψ_{JB}	45	°C/W

注：超出上述“极限参数”可能对器件造成永久性损坏。工作条件在极限参数规范内可以工作，但不保证其特性。器件长时间工作在极限条件下，可能影响器件的可靠性及寿命。

工作特性参数

电气参数：（无特别说明， $T=25^{\circ}\text{C}$, $V_{SS}=0\text{V}$ ）

符号	参数	测试条件	最小值	正常值	最大值	单位
输入电压						
V_{DSOP1}	VDD-VSS 电压范围		-0.3		6	V
V_{DSOP2}	VDD-VM 电压范围		-6		10	V
耗电流						
I_{DD}	工作电流	$V_{DD}=3.6\text{V}$ $VM=0$		2.5		μA
I_{PD}	休眠电流	$V_{DD}=2.0\text{V}$ VM 悬空		1		μA
电压检测参数						
V_{CU}	过充电检测电压:		4.275	4.3	4.325	V
V_{CR}	过充电恢复电压:		4.07	4.1	4.13	V
V_{DL}	过放电检测电压:		2.3	2.4	2.5	V
V_{DR}	过放电恢复电压:		2.9	3.0	3.1	V
V_{CHA}	充电器检测电压			-0.12		V
电流检测参数						
I_{DIP1}	放电过电流 1 检测电流	$V_{DD}=3.6\text{V}$	2.5	3.2	4	A

I_{DIP2}	放电过电流 2 检测电流	$V_{DD}=3.6V$	6	7	8	A
I_{SIP}	负载短路检测电流	$V_{DD}=3.6V$	10	15	25	A
I_{CIP}	充电过电流检测电流	$V_{DD}=3.6V$	2.5	3.2	4	A
芯片温度检测参数						
T_{SHD+}	过温检测温度			145		°C
T_{SHD-}	过温恢复温度			112		°C
检测延迟时间						
T_{CU}	过充电保护延迟时间		80	100	120	ms
T_{DL}	过放电保护延迟时间		30	50	100	ms
T_{DIP}	放电过流 1 保护延迟时间	$V_{DD}=3.6V$	6	8	12	ms
T_{DIP2}	放电过流 2 保护延迟时间	$V_{DD}=3.6V$	5	7	10	ms
T_{SIP}	负载短路保护延迟时间	$V_{DD}=3.6V$	40	60	100	μs
T_{CIP}	充电过流保护延迟时间	$V_{DD}=3.6V$	4	6.25	7.5	ms
VM 内部电阻						
R_{VMD}	VM 到 VDD 的阻抗	$V_{DD}=3.6V, VM=1V$	100	300	500	kΩ
R_{VMS}	VM 到 GND 的阻抗	$V_{DD}=3.6V, VM=1V$	10	20	40	kΩ
功率 MOS 管内阻						
R_{on}	内部功率 MOS 等效阻值	$V_{DD}=3.6V, I_{VM}=1A$	50	55	60	mΩ

功能描述

XR2130B 监控电池的电压和电流，并通过断开充电器或负载，保护单节可充电锂电池不会因为过电压，过放电压，过充电流，过放电流以及短路等情况而损坏。系统外围电路简单。MOSFET 已内置，等效电阻典型值为 55mΩ。

1. 正常工作状态

如果没有检测到任何异常情况，输出管一直打开，充电和放电过程都将自由转换。这种情况称为正常工作模式。

2. 过充电状态

在正常条件下的充电过程中，当电池电压高于过充检测电压 (V_{CU})，并持续时间达到过充电电压检测延迟时间 (T_{CU}) 或更长，XR2130B 将关断 MOSFET 停止充电。这种情况称为过充电电压情况。

以下两种情况下，过充电电压情况将被释放：

- (1) 当电池电压低于过充解除电压 (V_{CR})，XR2130B 打开输出管，回到正常工作模式。
- (2) 当连接一个负载进行放电，XR2130B 控制 MOS 管打开，回到正常工作模式。

解除机制如下：

接上负载后放电电流立刻流过输出管的内部寄生二极管，VM 电压升到 0.7V（即二极管的正向压降），XR2130B 检测到此电压后，将过充电压阈值切换到 V_{CU} ，当电池电压低于过充检测电压（ V_{CU} ），XR2130B 立刻恢复到正常工作模式，但是如果电池电压高于过充检测电压（ V_{CU} ），即使负载是连接的，芯片也不会恢复到正常工作模式，必须要等到电池电压低于过充检测电压（ V_{CU} ）。另外，在接上负载放电时，如果 VM 电压等于或低于过电流检测电压，芯片不会恢复到正常工作模式。

注：当电池被充电到超过过充检测电压（ V_{CU} ）并且电池电压没有降到过充检测电压（ V_{CU} ）以下，即使加上一个可以导致过流的重载，过流和负载短路检测都不会工作，除非电池电压跌倒过充检测（ V_{CU} ）以下。但是实际上电池是有内阻的，当电池接上一个重载，电池的电压会立即跌落，这时无无论电池电压如何，过流和负载短路检测都会动作。

3. 过放电压状态

过放模式：当电池电压下降到过放检测电压以下，在低于过放电检测电压的情况下并且达到过放电检测电压延迟时间（ T_{DL} ），则XR2130B关断MOS停止放电。

低功耗模式：在放电保护事件发生后，VM端通过 R_{VMD} 电阻（VM到VDD）被拉高。同时当VDD-VM小于1.0V，芯片功耗降低至休眠功耗（ I_{PD} ）。在过放模式和低功耗模式下，VM和VDD两端通过内部 R_{VMD} 电阻实现短接。

有两种条件可以恢复到正常状态：

1. 当电池进入过放电压保护以后，输出关断，电池电压恢复到过放电压恢复阈值检测点（电池自升压），XR2130B 打开 FET 进入正常工作模式；
2. 当一个充电器连接上并且 VM 电压低于充电检测电压（ V_{CHA} ）时休眠状态解除。这时放电 FET 仍然是断开的。当电池电压升高到过放检测电压（ V_{DL} ）或更高时（见备注），XR2130B 打开 FET 进入正常工作模式。

备注：在电池处于过放电情况下接上充电器，如果 VM 端电压不低于充电检测电压（ V_{CHA} ），并且电池电压达到过放解除电压（ V_{DR} ）或更高，过放情况解除。

4. 过放电流状态

正常工作模式下，当放电电流等于或高于设定的值（VM 电压等于或高于过电流检测电压）并且持续时间达到过放电流检测延迟时间，XR2130B 关断放电 FET，停止放电。这种情况称为过放电流情况（包括过放电流和负载短路电流）。过放电流情况下 VM 和 GND 被 R_{VMS} 电阻给短接了。当一个负载连接上，VM 电压等于 VDD 减去负载电阻上的电压。由于 VM 和 GND 之间连接 R_{VMS} 电阻，当负载断开，VM 电压被拉到地电位。当检测到 VM 电位低于过流检测电压，芯片回到正常状态。

5. 异常充电状态

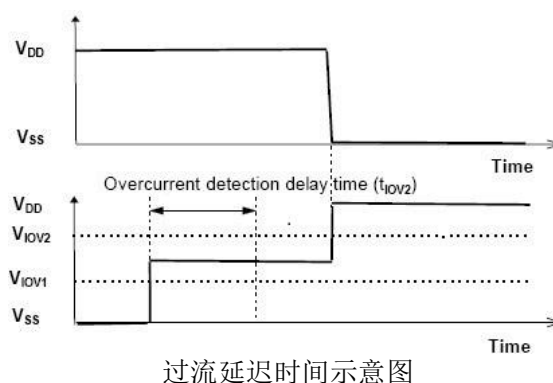
正常充电时，如果 VM 电压降到充电检测电压以下 (V_{CHA})，并且持续时间超过过充电检测延时时间 (T_{CU})，XR2130B 关断充电 FET 停止充电。这种情况称为异常充电电流检测。当放电控制场 MOS 管打开且 VM 引脚电压低于充电器检测电压时，充电电流异常检测状态工作。当异常充电电流在过放电状态下流过电池，XR2130B 将关闭充电控制 MOS，并在电池电压变成过放电检测电压和过充电检测延迟时间 (T_{CU}) 后停止充电。移除充电器，VM 和 GND 之间电压低于充电器检测电压 (V_{CHA}) 时，异常充电电流模式解除。由于 0V 电池充电功能优先级高于异常充电电流检测，故当电池电压很低的电池正在进行 0V 充电时，可能无法检测到异常充电电流。

6. 负载短路状态

如果 VM 电压等于或高于短路保护电压 (V_{SIP})，并且持续时间超过短路检测延迟时间 (T_{SIP})，XR2130B 将与负载断开停止放电。当 VM 电压低于短路保护电压 (V_{SIP}) 时，例如负载被移除，负载短路情况将解除。

7. 延迟电路

当检测到过放电电流时，过放电电流和负载短路的检测延迟时间开始。一旦检测到过放电电流或负载短路超过过放电电流或负载短路的检测延迟时间，XR2130B 停止放电。当电池电压因过放电电流低于过放电检测电压时，XR2130B 通过过放电电流检测停止放电。在这种情况下，电池电压的恢复非常缓慢，如果过放电电压检测延迟时间后的电池电压仍然低于过放电检测电压，则 XR2130B 切换至断电状态。



过流延迟时间示意图

8. 0V 电池充电功能

此功能用于对已经自放电到 0V 的电池进行再充电。此功能可通过自放电对电压为 0V 的连接电池充电。当具有 0V 电池启动充电充电器电压 (V_{CHA}) 或更高电压的充电器连接在 B+ 和 B- 引脚之间时，充电

控制 MOS 管的栅极固定在 VDD 电位上。当充电控制场效应晶体管的栅极和电源之间的电压通过充电器电压变得等于或高于开启电压时，充电控制场效应晶体管被打开进行充电。此时，放电控制场效应晶体管关闭，充电电流流过放电控制场效应晶体管中的内部寄生二极管。如果电池电压等于或高于过放电释放电压 (V_{Du})，则恢复正常状态。

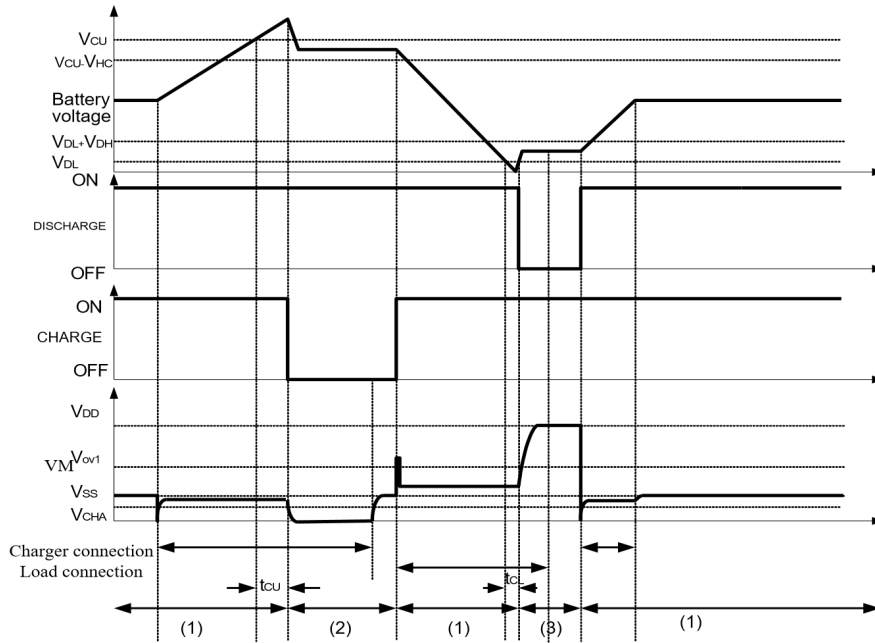
注：有些电池供应商不建议对完全放电的电池充电。在选择 0V 电池充电功能之前，请咨询电池供应商。

“0V 电池充电功能”比“充电电流异常检测功能”优先级更高。因此，使用“0V 电池充电功能”在电池电压较低的时候会强制充电。电池电压低于过放电检测电压 (V_{DL}) 以下时，不能进行充电过流状态的检测。

当电池第一次接上保护电路时，这个电路可能不会进入正常模式，此时无法放电。如果出现这种现象，使 VM 管脚电压等于 GND 电压（将 VM 与 GND 短接或连接充电器），就可以进入正常模式。

时序图

● 过充电检测、过放电检测

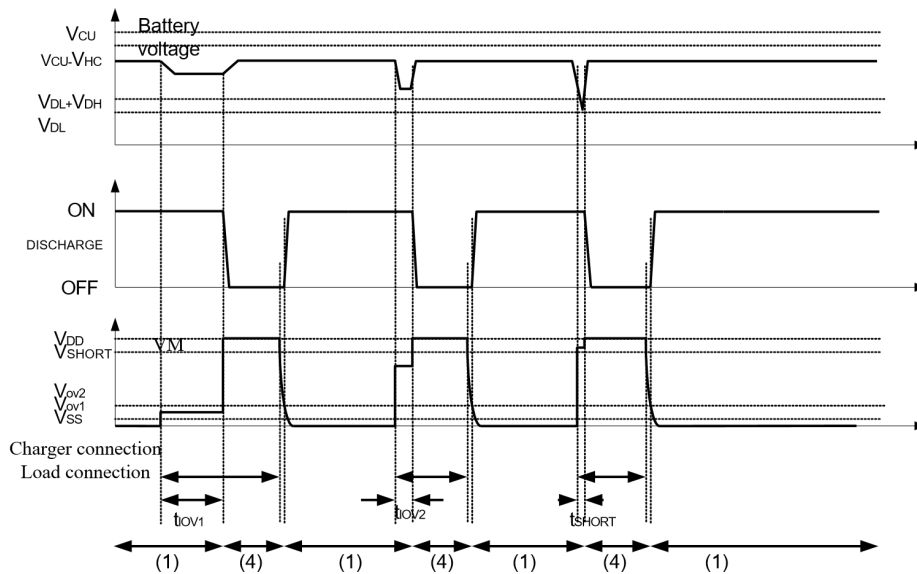


过充电检测、过放电检测

注:

(1) 正常条件 (2) 过充条件 (3) 过放条件 (4) 过流条件

● 放电过流检测

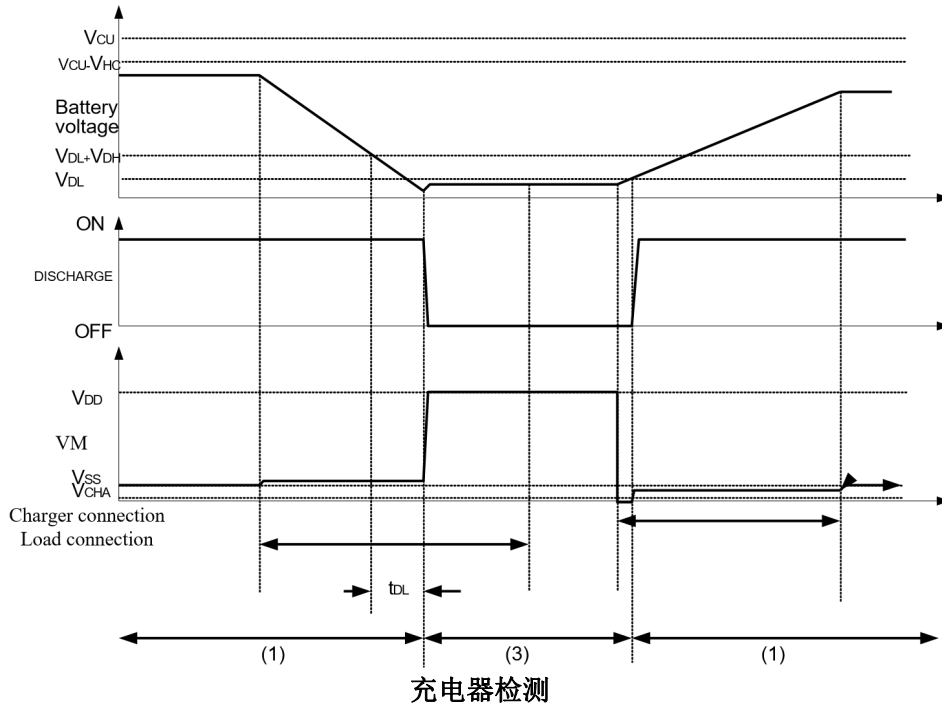


放电过流检测

注:

(1) 正常条件 (2) 过充条件 (3) 过放条件 (4) 过流条件

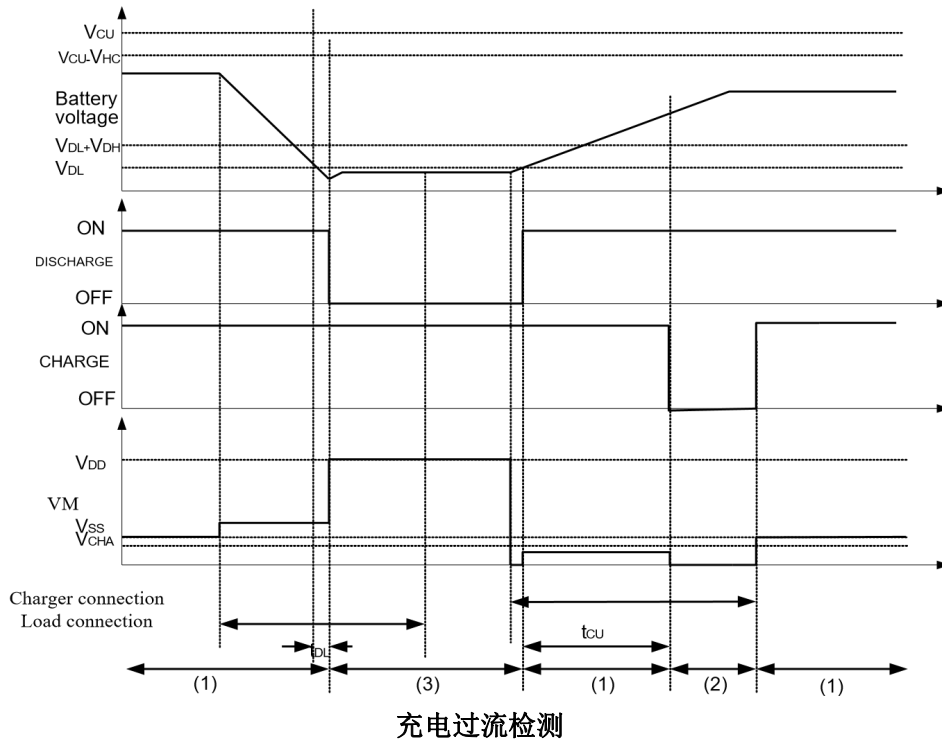
● 充电器检测



注:

(1) 正常条件 (2) 过充条件 (3) 过放条件 (4) 过流条件

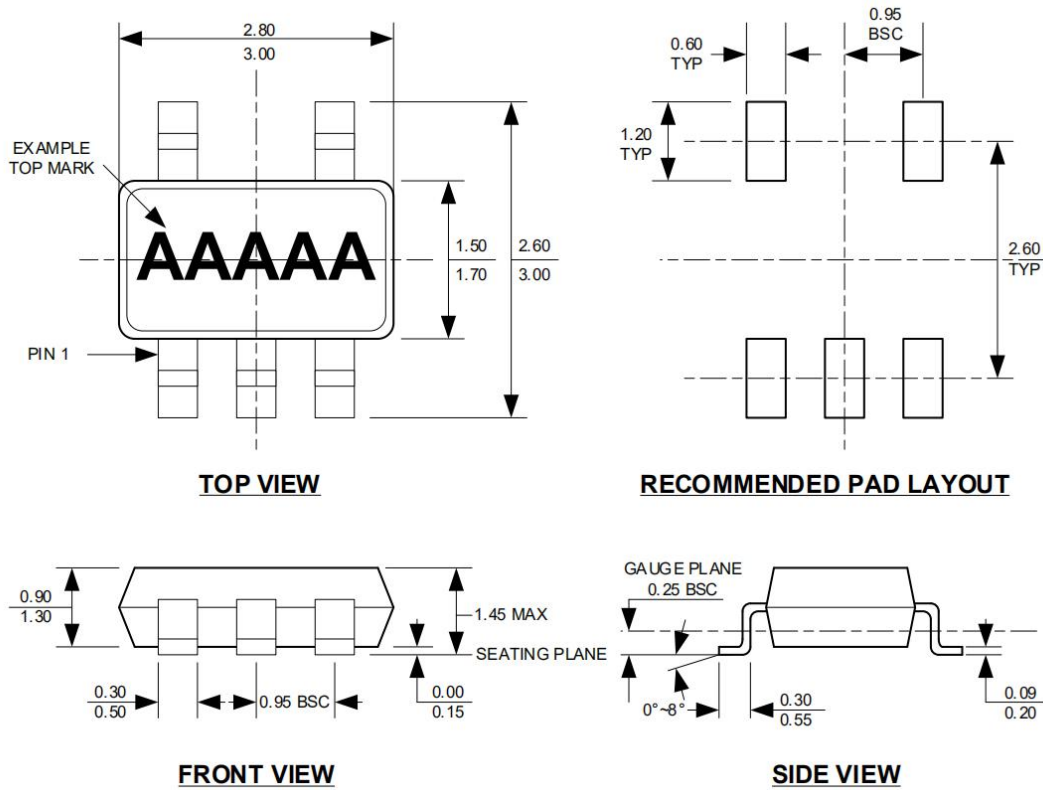
● 异常充电检测



注:

(1) 正常条件 (2) 过充条件 (3) 过放条件 (4) 过流条件

封装说明



SOT23-5

注:

- 1.单位为毫米。
- 2.包装长度不包括模具飞边、突出物或浇口毛刺。
- 3.包装宽度不包括夹层飞边或突出物。
- 4.引线共面性（成型后引线底部）应为0。最大0.004英寸。
- 5.图纸符合 JEDEC MS-012，变更 BA。
- 6.图纸不按比例绘制。